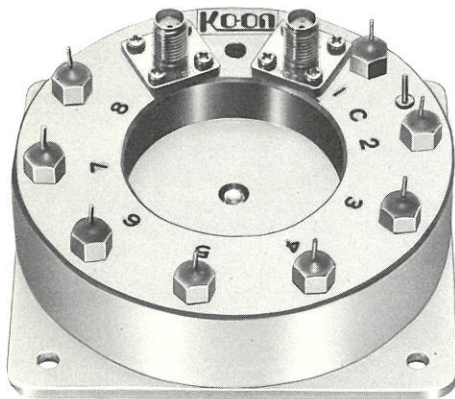


## 1. 形名 PGA-101 PGA-201

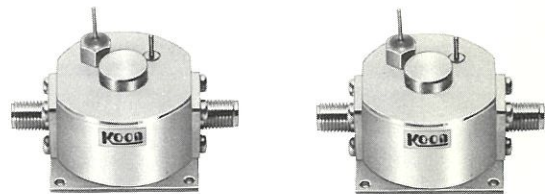
### 2. 概説

本製品は、弊社の長年にわたる技術蓄積および可変抵抗減衰器の経験を基礎として高品質・高信頼性で、電気信号のレベル等を自動的に切替えられるようにしたものです。

PGA-101



PGA-201



### 3. 規格

	PGA-101 (3 Bit~8Bit プログラマブル アッテネーター)	PGA-201 (1 Bit プログラマブル アッテネーター)
周波数範囲	DC~1200MHz	DC~1200MHz
最大減衰量	1200MHz以下の場合 80dB 750MHz以下の場合 100dB 500MHz以下の場合 120dB 130MHz以下の場合 130dB 30MHz以下の場合 140dB	32dB, 30dB, 20dB, 16dB 10dB, (8dB), (4dB), (2dB) (1dB), (0.5dB)
減衰量確度	20dB以下で ±0.3dB以内 120dB以下で ±0.6dB以内 140dB以下で ±1.0dB以内	32dB以下で ±0.4dB以内 20dB以下で ±0.3dB以内
インピーダンス	50Ω	50Ω
V S W R	1.25以下	1.2以下
挿入損失 (PGA-101は6Bit の場合を示す)	1200MHz以下で 3.6dB以下 1000MHz以下で 2.7dB以下 500MHz以下で 2.3dB以下 130MHz以下で 1.3dB以下 30MHz以下で 0.7dB以下	1200MHzにて 0.9dB以下 1000MHzにて 0.8dB以下 500MHzにて 0.6dB以下 130MHzにて 0.3dB以下 30MHzにて 0.2dB以下
入力レベル	0.25W以下	0.25W以下
切替時間	4msec以下	4msec以下
制御入力	12VDC 1bit当り30mA 負論理	12VDC (30mA) 負論理
寿命	1000万回以上	1000万回以上
動作温度	0℃~50℃	0℃~+50℃
減衰セクション	5. 減衰量による各Bitの配置表参照	

### 4. 形名指定方法

PGA-101 . 120dB 50Ω 500MHz  
① ② ③ ④ ⑤

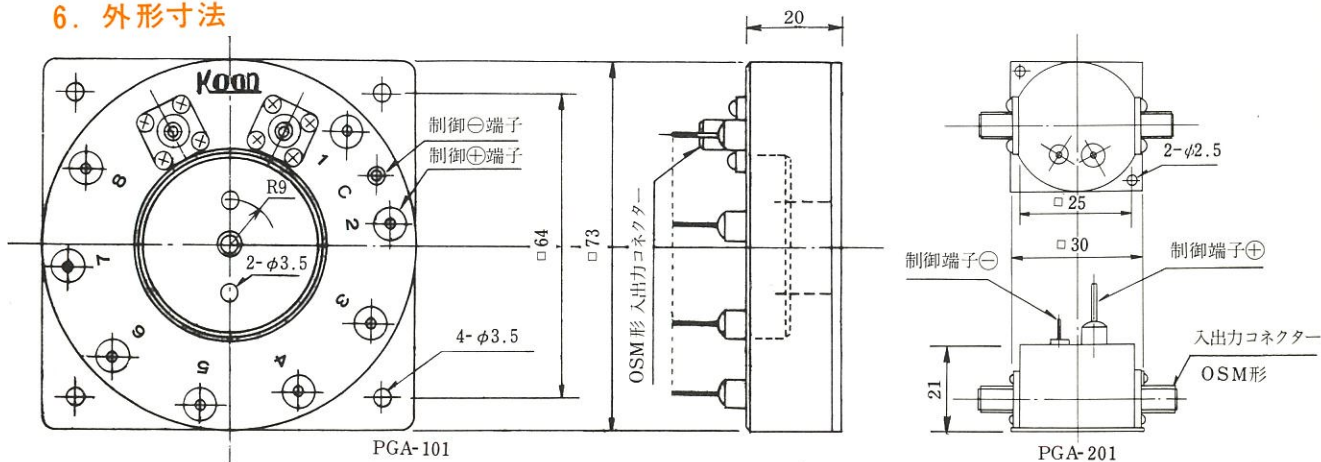
- ① プログラマブル減衰器を示す ② 形名を示す  
③ 最大減衰量 ④ インピーダンス ⑤ 最大周波数

## 5. PGA-101 減衰量による各bitの配置

端子番号 総合減衰量	各 bit の 減 衰 量 (dB)								bit 数
	1	2	3	4	5	6	7	8	
40dB	10	—	—	10	20	—	—	—	3
50dB	20	—	—	10	20	—	—	—	3
60dB	30	—	—	10	20	—	—	—	3
70dB	30	—	—	10	20	—	—	10	4
80dB	30	—	—	10	20	—	—	20	4
90dB	30	—	—	10	20	—	—	30	4
100dB	30	—	10	10	20	—	—	30	5
110dB	30	—	20	10	20	—	—	30	5
120dB	30	—	30	10	20	—	—	30	5
130dB	30	—	30	10	20	10	—	30	6
140dB	30	—	30	10	20	20	—	30	6
150dB	30	—	30	10	20	30	—	30	6
15dB	—	4	—	1	—	2	8	—	4
31dB	—	4	16	1	—	2	8	—	5
63dB	—	4	16	1	32	2	8	—	6
95dB	32	4	16	1	32	2	8	—	7
127dB	32	4	16	1	32	2	8	32	8

● 空 bit に 0.5dB, 5dB を入れることも可能。

## 6. 外形寸法



注) 仕様は改良のため予告なしに変更することがありますのでご承知おき下さい